

CURRICULUM VITAE**INFORMAZIONI
PERSONALI**

Nome e COGNOME	Gianfranco BILARDI
Data di nascita	08/03/56
Qualifica	Professore Ordinario
Dipartimento	Ingegneria dell'Informazione
Incarico attuale	Consigliere di Amministrazione
Numero telefonico ufficio	049 827 7952
Fax ufficio	
E-mail istituzionale	gianfranco.bilardi@unipd.it

**TITOLI DI STUDIO E
CARRIERA**

Titolo di studio	1985: Ph.D. Electrical Engineering, University of Illinois Urbana-Champaign
Carriera	Da 1990: Professore Ordinario, Calcolo Parallelo, Università di Padova 1984-1990: Assistant Professor, Computer Science, Cornell University Visiting Professor/Scientist: Brown University, BellCore, IBM T.J. Watson Research Center, Max Planck Institute Saarbrücken, University of California Berkeley, University of California Irvine, University of Illinois Chicago, University of Texas Austin
Incarichi istituzionali	- Prorettore all'Informatica di Ateneo - Consiglio Scuola Galileiana - Consiglio Consortile e Consulta Cineca - Incarichi precedenti: Commissioni giudicatrici di concorso per personale docente e non docente, Vice presidente CCL Ingegneria Informatica, Commissione (rettorale) consultiva sull'impostazione di criteri di valutazione di didattica e ricerca, Commissione borse dottorato Cariparo, Giunta della Facoltà di Ingegneria, Commissione di studio sulla partecipazione italiana alla ricerca europea del Ministero delle Politiche Comunitarie

Principali pubblicazioni

G Bilardi, A Pietracaprina, G Pucci, M Squizzato, F Silvestri (2016) [Network-oblivious algorithms](#) Journal of the ACM (JACM) 63 (1), 3

K Pingali, G Bilardi (2015) [A Graphical Model for Context-Free Grammar Parsing](#) International Conference on Compiler Construction, Springer, 3-27

G Bilardi, F Versaci (2013) [Optimal eviction policies for stochastic address traces](#) Theoretical Computer Science, 514, 36-60.

G Bilardi, K Ekanadham, P Pattnaik (2013) [Efficient Stack Distance Computation for a Class of Priority Replacement Policies](#) Int. J. of Parallel Programming 41 (3), 430-468

G Bilardi, M Squizzato, F Silvestri (2012) [A Lower Bound Technique for Communication on BSP with Application to the FFT](#) Euro-Par 2012 Parallel Processing, 676-687

G Bilardi, A Pietracaprina (2011) [Models of Computation, Theoretical.](#) Enc. of Parallel Computing, Springer, 1150-1158

G Bilardi, G Pucci (2011) [Universality in VLSI Computation](#) Encyclopedia of Parallel Computing, Springer, 2112-2118

G Bilardi, K Ekanadham, P Pattnaik (2009) [On approximating the ideal random access machine by physical machines](#) Journal of the ACM (JACM) 56 (5), 27

SN Bhatt, G Bilardi, G Pucci (2008) [Area-time tradeoffs for universal VLSI circuits](#) Theoretical Computer Science 408 (2), 143-150

G Bilardi, K Pingali (2003) [Algorithms for computing the static single assignment form](#) Journal of the ACM 50 (3), 375-425

G Bilardi., FP Preparata (1995) [Horizons of parallel computation](#) J. of Parallel and Distrib. Comp. 27 (2), 172-182

P Bay, G Bilardi (1995) [Deterministic on-line routing on area-universal networks](#) Journal of the ACM 42 (3), 614-640

G Bilardi, FP Preparata (1989) [Size-time complexity of boolean networks for prefix computations](#) Journal of the ACM (JACM) 36 (2), 362-382

G Bilardi, R Padovani, G Pierobon (1982) [Spectral analysis of functions of Markov chains with applications](#) Communications, IEEE Transactions on 31 (7), 853-861

**Altro (convegni,
collaborazione a riviste, ...)**

- Aree di ricerca: algoritmi paralleli, architetture parallele, calcolo ad alte prestazioni, VLSI, elaborazione del segnale (oltre 80 lavori in sedi internazionali)
- Coordinatore di progetti di ricerca: Strategico di Ateneo, Unione Europea, Centro di Eccellenza MIUR, MIUR-PRIN
- Responsabile (unico o locale) di progetti di ricerca finanziati da: National Science Foundation (NSF) degli USA, Joint Services Electronics Program (JSEP) degli USA, International Business Machines corporation (IBM), Sun Microsystems, Programmi Quadro dell'Unione Europea, vari programmi del Ministero della Istruzione, Università e Ricerca (MIUR), del Consiglio Nazionale delle Ricerche (CNR), dell'Istituto Nazionale di Fisica Nucleare (INFN), della Provincia Autonoma di Trento (PAT), della Fondazione Cassa di Risparmio di Padova e Rovigo (CARIPARO) e dell'Università di Padova
- Valutazione della ricerca: valutatore di proposte di ricerca per varie agenzie, componente commissione Provincia Autonoma di Trento per la valutazione delle Fondazioni Bruno Kessler e Edmund Mach (2008), componente commissione acquisto supercalcolatore CINECA (2008-11)
- Comitato Esecutivo Bertinoro international Center for informatics (BiCi); BiCi ha organizzato oltre un centinaio tra scuole e convegni scientifici
- Ideatore e co-organizzatore del workshop “Scalperf: Scalable approaches to high performance and high productivity computing” (11 edizioni dal 2003 al 2013)
- Componente il comitato esecutivo che ha progettato e diretto un programma di Master in Software Engineering (1994-2000), realizzato in collaborazione con TecnoPadova (agenzia della Camera di Commercio di Padova) e istituzioni accademiche ed industriali italiane e statunitensi.
- Program Committee Chair e/o Organizing Committee Chair di una decina di convegni internazionali
- Comitato editoriale: International Journal of Parallel Programming, Encyclopedia of Parallel Computing
- Prolusione inaugurazione 875mo Anno Accademico Università di Padova (2007)