

CURRICULUM VITAE

INFORMAZIONI PERSONALI

Nome e COGNOME
Data di nascita
Qualifica
Dipartimento
Incarico attuale
Numero telefonico ufficio
Fax ufficio
E-mail istituzionale

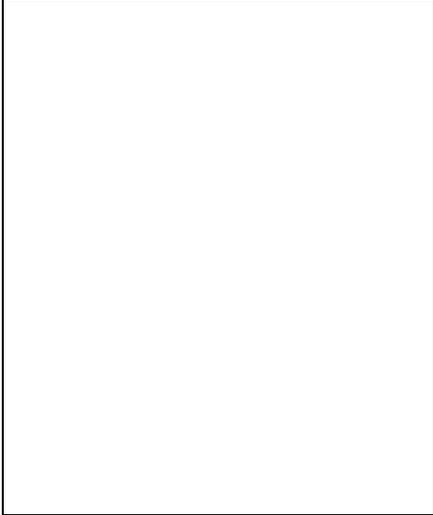
Gianfranco BILARDI
08/03/1956
Professore Ordinario
Ingegneria dell'Informazione
Prorettore con delega all'informatica dell'Ateneo
049 827 7952
gianfranco.bilardi@unipd.it

TITOLI DI STUDIO E CARRIERA

Titolo di studio
Carriera
Incarichi istituzionali
Principali pubblicazioni

1985: Ph.D. Electrical Engineering, University of Illinois Urbana-Champaign
Da 1990: Professore Ordinario, Calcolo Parallelo, Università di Padova 1984-1990: Assistant Professor, Computer Science, Cornell University Visiting Professor/Scientist: Brown University, BellCore, IBM T.J. Watson Research Center, Max Planck Institute Saarbrücken, University of California Berkeley, University of California Irvine, University of Illinois Chicago, University of Texas Austin
- Prorettore all'Informatica di Ateneo - Componente Consiglio Scuola Galileiana - Componente Consiglio Scientifico Cineca Incarichi precedenti: - Componente commissioni giudicatrici di concorso per personale docente e non docente - Vice presidente CCL Ingegneria Informatica - Componente commissione (rettorale) consultiva sull'impostazione di criteri di valutazione di didattica e ricerca - Componente commissione borse dottorato Cariparo - Componente Giunta della Facoltà di Ingegneria - Componente commissione di studio sulla partecipazione italiana alla ricerca europea del Ministero delle Politiche Comunitarie.
G Bilardi, F Versaci (in press) <u>Optimal eviction policies for stochastic address traces</u> Theoretical Computer Science G Bilardi, K Ekanadham, P Pattnaik (2013) <u>Efficient Stack Distance Computation for a Class of Priority Replacement Policies</u>

	<p>Int. J. of Parallel Programming 41 (3), 430-468</p> <p>G Bilardi, M Scquizzato, F Silvestri (2012) <u>A Lower Bound Technique for Communication on BSP with Application to the FFT</u> Euro-Par 2012 Parallel Processing, 676-687</p> <p>G Bilardi, K Ekanadham, P Pattnaik (2011) <u>Efficient stack distance computation for priority replacement policies</u> Proc. 8th ACM Int. Conf. on Computing Frontiers, Art. 2 , 10pp (Stamatis Vassiliadis Best Paper Award).</p> <p>G Bilardi, C Fantozzi (2011) <u>New area-time lower bounds for the multidimensional DFT</u> Proceedings of the Seventeenth Computing on The Australasian Theory , 111-120</p> <p>G Bilardi, A Pietracaprina (2011) <u>Models of Computation, Theoretical.</u> Enc. of Parallel Computing, Springer, 1150-1158</p> <p>G Bilardi, G Pucci (2011) <u>Universality in VLSI Computation</u> Encyclopedia of Parallel Computing, Springer, 2112-2118</p> <p>G Bilardi, K Ekanadham, P Pattnaik (2009) <u>On approximating the ideal random access machine by physical machines</u> Journal of the ACM (JACM) 56 (5), 27</p> <p>SN Bhatt, G Bilardi, G Pucci (2008) <u>Area-time tradeoffs for universal VLSI circuits</u> Theoretical Computer Science 408 (2), 143-150</p> <p>G Bilardi, K Pingali (2003) <u>Algorithms for computing the static single assignment form</u> Journal of the ACM 50 (3), 375-425</p> <p>G Bilardi., FP Preparata (1995) <u>Horizons of parallel computation</u> J. of Parallel and Distrib. Comp. 27 (2), 172-182</p> <p>P Bay, G Bilardi (1995) <u>Deterministic on-line routing on area-universal networks</u> Journal of the ACM 42 (3), 614-640</p> <p>G Bilardi, FP Preparata (1989) <u>Size-time complexity of boolean networks for prefix computations</u> Journal of the ACM (JACM) 36 (2), 362-382</p> <p>G Bilardi, R Padovani, G Pierobon (1982) <u>Spectral analysis of functions of Markov chains with applications</u> Communications, IEEE Transactions on 31 (7), 853-861</p>
<p>Altro (convegni, collaborazione a riviste, ...)</p>	<ul style="list-style-type: none"> - Aree di ricerca: algoritmi paralleli, architetture parallele, calcolo ad alte prestazioni, VLSI, elaborazione del segnale (oltre 80 lavori in sedi internazionali) - Coordinatore di progetti di ricerca: Strategico di Ateneo, Unione Europea, Centro di Eccellenza MIUR, MIUR-PRIN - Responsabile (unico o locale) di progetti di ricerca finanziati da: National Science Foundation (NSF) degli USA, Joint Services Electronics Program (JSEP) degli USA, International Business Machines corporation (IBM), Sun Microsystems, Programmi Quadro dell'Unione Europea, vari programmi del Ministero della Istruzione, Università e Ricerca (MIUR), del Consiglio Nazionale delle Ricerche (CNR), dell'Istituto Nazionale di Fisica Nucleare (INFN), della Provincia Autonoma di Trento (PAT), della Fondazione Cassa di Risparmio di Padova e Rovigo (CARIPARO) e dell'Università di Padova - Valutazione della ricerca: valutatore di proposte di ricerca per varie agenzie, componente commissione Provincia Autonoma di Trento per la valutazione delle Fondazioni Bruno Kessler e Edmund Mach (2008), componente commissione acquisto supercalcolatore CINECA (2008-11) - Comitato Esecutivo Bertinoro international Center for informatics (BiCi); BiCi ha organizzato oltre un centinaio tra scuole e convegni scientifici



- Ideatore e co-organizzatore del workshop “Scalperf: Scalable approaches to high performance and high productivity computing” (11 edizioni dal 2003 al 2013)
- Componente il comitato esecutivo che ha progettato e diretto un programma di Master in Software Engineering (1994-2000), realizzato in collaborazione con TecnoPadova (agenzia della Camera di Commercio di Padova) e istituzioni accademiche ed industriali italiane e statunitensi.
- Program Committee Chair e/o Organizing Committee Chair di una decina di convegni internazionali
- Comitato editoriale: International Journal of Parallel Programming, Encyclopedia of Parallel Computing
- Proloquio inaugurazione 875mo Anno Accademico Università di Padova (2007)